



NOMBRE: jose Eduardo guillen gomez

grado: 1

grupo: A

fecha: 16-10-2023

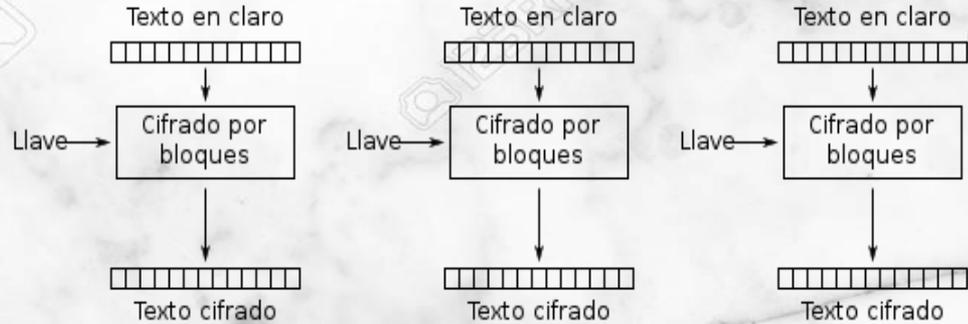
El microprocesador surgió de la evolución de distintas tecnologías predecesoras, básicamente de la computación y de la tecnología de semiconductores. El inicio de esta última data de mitad de la década de 1950; estas tecnologías se fusionaron a principios de los años 1970, produciendo el primer microprocesador.



tecnológico donde se graban, archivan y guardan bits de información que contienen imágenes, texto, video, programas, hojas de cálculo, entre otros archivos digitales de múltiples formatos. Existen diversas arquitecturas y dispositivos de almacenamiento para cumplir este propósito



Los modos del procesador son los modos de operación de las unidades centrales de procesamiento de algunas arquitecturas de computadoras mediante las que establecen ciertas restricciones sobre el tipo y ámbito de las operaciones que pueden llevar a cabo ciertos procesos



Cifrado en modo de operación Electronic Codebook (ECB)

almacenamiento volátil pierden datos cuando se interrumpe la alimentación o se apagan. Por el contrario, los dispositivos no volátiles pueden mantener los datos independientemente del estado de la fuente de alimentación.



enguaje de programación que se usa en los microprocesadores. Implementa una representación simbólica de los códigos de máquina binarios y otras constantes necesarias para programar una arquitectura de procesador y constituye la representación más directa del código máquina

```
004012A7 90 NOP
004012A8 53 PUSH EBX
004012A9 56 PUSH ESI
004012AA 57 PUSH EDI
004012AB 8BF2 MOV ESI,EDX
004012AD 8BD8 MOV EBX,EAX
004012AF 85F6 TEST ESI,ESI
004012B1 8BFB MOV EDI,EBX
004012B3 74 35 JE SHORT RTRACE.004012EA
004012B5 6A 04 <PUSH 4
004012B7 68 00100000 PUSH 1000
004012BC 68 00100000 PUSH 1000
004012C1 53 PUSH EBX
004012C2 E8 15870000 CALL <JMP.&KERNEL32.VirtualAlloc>
004012C7 85C8 TEST EAX,EAX
004012C9 75 0F JNZ SHORT RTRACE.004012DA
004012CB 8BD3 MOV EDX,EBX
004012CD 8BC7 MOV EAX,EDI
004012CF 2BD7 SUB EDX,EDI
004012D1 E8 1E000000 CALL RTRACE.004012F4
004012D6 33C0 XOR EAX,EAX
004012D8 EB 15 JMP SHORT RTRACE.004012EF
004012DA > 81C3 00100000 ADD EBX,1000
004012E0 81EE 00100000 SUB ESI,1000
004012E6 85F6 TEST ESI,ESI
004012E8 ^ 75 CB JNZ SHORT RTRACE.004012B5
004012EA > B8 01000000 MOV EAX,1
004012EF > 5F POP EDI
004012F0 > 5E POP ESI
004012F1 > 5B POP EBX
004012F2 > C3 RETN
004012F3 90 NOP
```

Protect = PAGE_READWRITE
AllocationType = MEM_COMMIT
Size = 1000 (4096.)
Address
VirtualAlloc

<https://es.wikipedia.org/wiki/Microprocesador>

<https://blog.hubspot.es/marketing/que-es-almacenamiento-de-datos>

https://es.wikipedia.org/wiki/Modos_de_operaci%C3%B3n_de_la_unidad_central_de_procesamiento

<https://www.computerweekly.com/es/definicion/Almacenamiento-no-volatil-o-NVS>

https://es.wikipedia.org/wiki/Lenguaje_ensamblador