

UDS

NOMBRE: CALEB DANIEL VEGA GONZALEZ

NOMBRE PROFESOR: ANDRES ALEJANDRO REYES

TEMA: **DISEÑO DEL SISTEMA DEL MICROCOMPUTADOR**

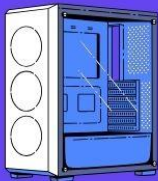
MATERIA: **MICROCOMPUTADORAS**

INGENIERIA EN SISTEMAS COMPUTACIONALES

7MO CUATRIMESTRE



SISTEMA DEL MICROCOMPUTADOR

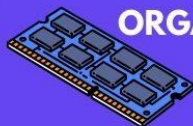


FORMAS DE EJECUCIÓN DE INSTRUCCIONES:

Secuencial (una instrucción a la vez) o avanzadas (ejecución fuera de orden o superescalar para múltiples instrucciones).

PROCESAMIENTO DE VARIAS INSTRUCCIONES:

Segmentación y múltiples núcleos permiten ejecutar varias instrucciones al mismo tiempo.

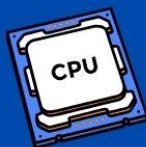


ORGANIZACIÓN DE LA MEMORIA:

The more RAM you have, the more processes you can run at once.

INTERCONEXIÓN DE ENTRADA-SALIDA:

Sistema de conexión que permite a los dispositivos comunicarse con la CPU y la memoria.



DMA

Permite que ciertos dispositivos transfieran datos directamente a la memoria sin intervención de la CPU.

CACCESO DIRECTO DE MEMORIA: LOSE WINDOWS

Dispositivos pueden acceder directamente a la memoria del sistema para transferir datos sin la CPU.

