



NOMBRE DEL ALUMNO: MARLONG URIEL
RAMOS DOMINGUEZ

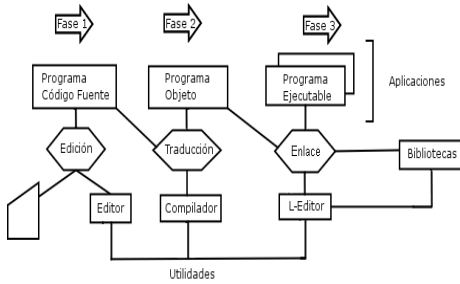
NOMBRE DEL PROFESOR: JUAN JOSE OJEDA

CUATRIMESTRE:7

INGENIERIA ES SISTEMAS
COMPUTACIONALES

MICROPROCESADORES

Formato general de un programa en lenguaje ensamblador



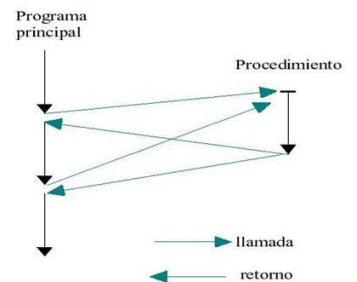
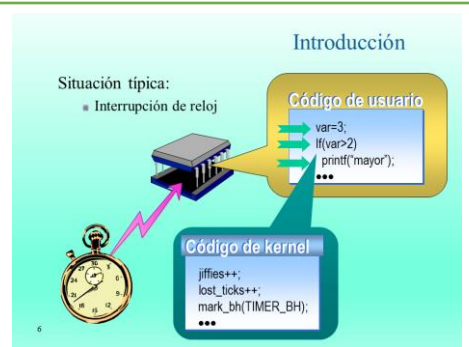
DEBUGGER: Un depurador es un programa que se utiliza para detectar e identificar los errores en un software y, por lo tanto, los desarrolladores pueden encontrar los fallos en el programa de forma más fácil, facilitando el proceso de corrección

INTRODUCCION A LAS INTERRUCCIONES: Una interrupción es el rompimiento en la secuencia de un programa para ejecutar un programa especial llamando una rutina de servicio cuya característica principal

INTERRUPCIONES DEL SOFTWARE: LAS INTERRUPCIONES DEL SOFTWARE, TAMBIEN DENOMINADAS LLAMADAS AL SISTEMA, SON AQUELLAS GENERADAS POR UN PROGRAMA MIENTRAS ESTE ESTÁ EJECUTÁNDOSE.

INTERRUPCIONES DEL HARDWARE: ES UNA SEÑAL ELECTRICA PRODUCIDA POR UN DISPOSITIVO FISICO ORDENADOR ESTA SEÑAL INFORMA AL CPU QUE EL DISPOSITIVO REQUIERE ATENCION , EL CPU PARARA EL PROCESO QUE ESTA EJECUTANDO PARA ATENDER LA INTERRUPCION CUANDO LA INTERRUPCION TERMINE LA CPU REANUDARA EN DONDE LA EJECUCION FUE INTERUPIDA

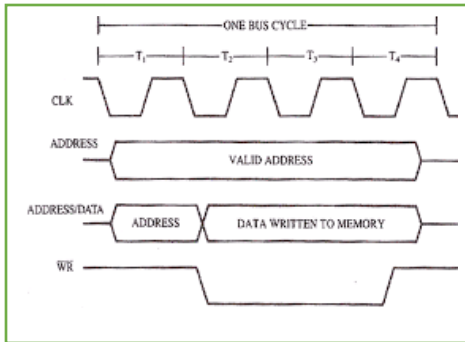
PROGRAMACION MODULAR (MCROSS): Una macro es un grupo de instrucciones repetitivas en un programa, que se codifican sólo una vez; se identifican por un nombre y pueden utilizarse cuantas veces sea necesario. Una macro consta de un nombre y un cuerpo de macro, constituidos por las instrucciones que agrupa la macro.



Señales en los pines del microprocesador 80x86

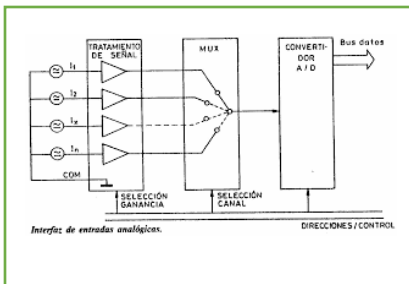
GENERADOR DE RELOJ: Se conoce como generador de reloj al componente que produce impulsos con una determinada frecuencia. Se puede tratar de componentes mecánicos, eléctricos, electrónicos o de conjuntos, que son necesarios para procesamiento de datos y para sincronizar. El generador de reloj suele servirse de un controlador en una unidad funcional

TEMPORIZACION DE CANAL: En este tipo de canales el receptor de la información la percibe vía un cambio en el tiempo requerido por el destinatario para detectar cierta acción



INTERFAZ DE MEMORIA: La interfaz de memoria, o bus de datos, resulta de la multiplicación del ancho de bits de cada chip por su número de. Es un detalle clave para determinar el ancho de banda, es decir, la cantidad de datos que puede transferir en cierto tiempo

INTERFAZ ENTRADA/SALIDA: Las interfases de entrada y salida son circuitos electrónicos que transfieren señales eléctricas entre la CPU y del PLC y los sensores y actuadores que intervienen en el sistema



INTERFAZ PROGRAMABLE: se utiliza para dar al CPU acceso a puertos de entrada/salida paralela programable, es un chip controlador de periféricos desarrollado originalmente para el microprocesador Intel 8085 y como tal miembro de una gran lista de chips conocida como la familia MCS-85. Este chip se utilizó posteriormente con El Intel 8086 y sus sucesores

TEMPORIZADOR PROGRAMABLE: es un pequeño dispositivo que, una vez conectado a un enchufe, abre y cierra el circuito eléctrico automáticamente según las especificaciones del usuario. De este modo, brinda la posibilidad de fijar el encendido y apagado de los dispositivos y hacer un uso óptimo de la energía.