EUDS Mi Universidad

Nombre del Alumno: Jazmín Gómez Domínguez

Nombre del tema: Teoría histórica de la computación

Parcial: 1er parcial

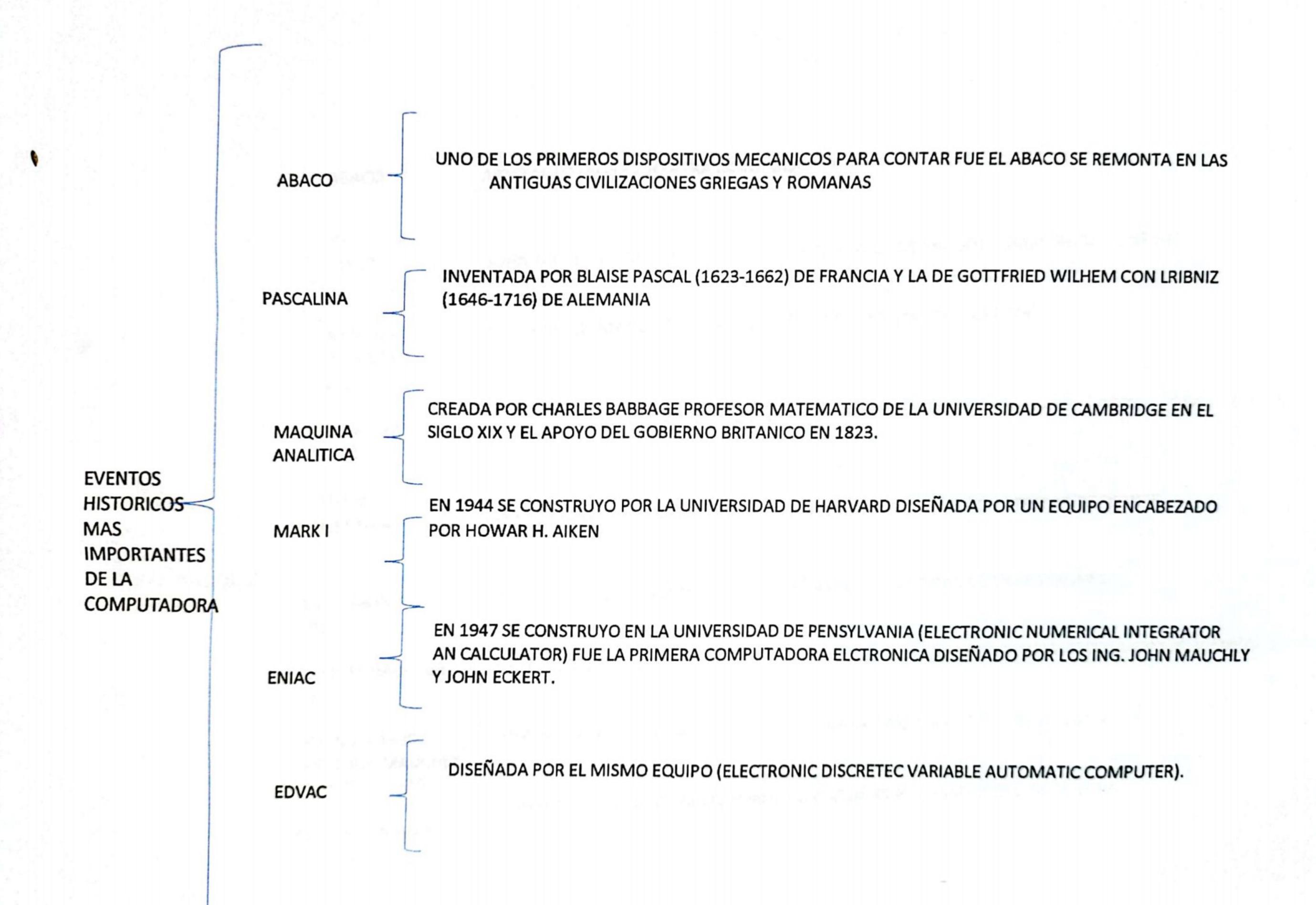
Nombre de la Materia: Computación

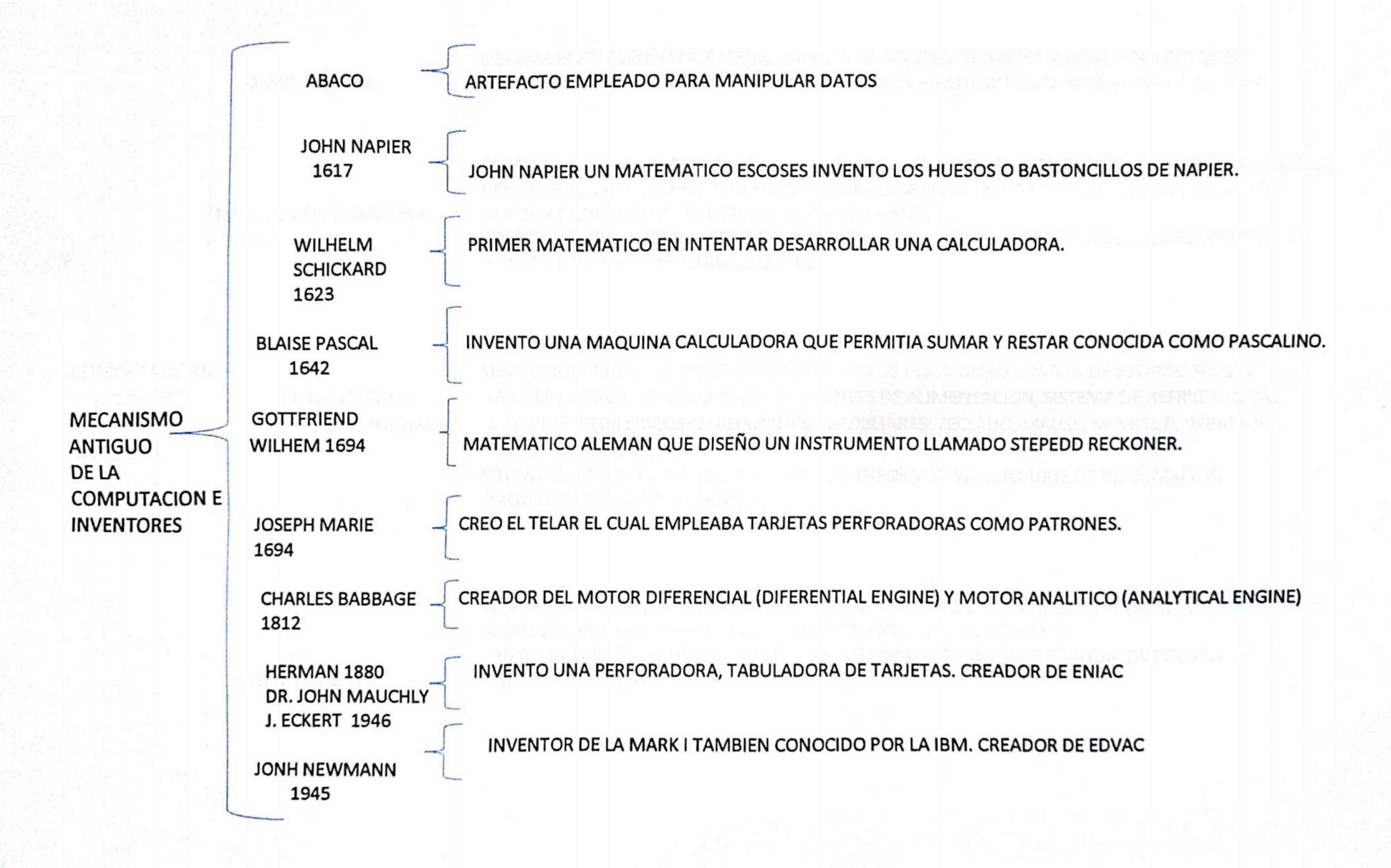
Nombre del profesor: Evelio Calles

Nombre de la Licenciatura: Enfermería

Cuatrimestre: 1er cuatrimestre

Cuadro Sinóptico





COMPUTADORA

SISTEMA ELECTRONICO QUE LLEVA ACABO OPERACIONES DE MATEMATICAS Y DE LOGICA DE ACUERDO ALAS INSTRUCCIONES INTERNAS QUE SON EJECUTADAS SIN INTERVERCION HUMANA.

TIPOS DE COMPUTADORA

COMPUTADORA ANALOGICA: APROVECHANDO EL HECHO DE QUE DIFERENTES FENOMENOS FISICOS SE DESCRIBE POR RELACIONES MATEMATICAS SIMILARES (V.G EXPONENCIALES, LOGARITMICAS ETC.) PUEDEN ENTREGAR LA SOLUCION MUY RAPIDAMENTE.

COMPUTADORA DIGITAL: ESTAN BASADAS EN DISPOSITIVOS BIESTABLES QUE SOLO PUEDEN TOMAR UNO DE DOS VALORES POSIBLES (1 O 0).

Y ELEMENTOS

QUE LA
INTEGRAN

PARTES DE UNA
COMPUTADORA

HARDWARE: PLACA BASE, CPU (UNIDAD CENTRAL DE PROCESAMIENTO), RAM (MEMORIA DE ACCESO ALEATORIO, UNIDAD DE DISCO OPTICO, UNIDAD DE DISCO DURO, UNIDAD DE ESTADIO SOLIDO TARJETAS DE RED, TARJETAS GRAFICA, FUENTES DE ALIMENTACION, SISTEMA DE REFRIJERACION, GABINETE, PERIFERICOS O DISPOSITIVOS AUXILIARES: TECLADO, MAUSE, MONITOR, IMPRESORA, PARLANTES ALTAVOCES,

SOTWARE: SISTEMA OPERATIVO, APLICACIÓN INFORMATIVA, LENGUAJE DE INFORMACION, PAQUETES DE SOTWARE, DRIVERS,

DISPOSITIVO

APARATO O MECANISMO QUE DESARROLLA DETERMINADAS ACCIONES, SU NOMBRE ESTA VINCULADO A QUE DICHO ARTIFICIO ESTA DISPUESTO A CUMPLIR CON SU OBJETIVO.

TIPOS DE DISPOSITIVOS: DISPOSITIVO DE ENTRADA, DISPOSITIVO DE SALIDA, DISPOSITIVO DE ALMACENAMIENTO.

SISTEMA DE CODIFICACION.

SURGE DE LA NECESIDAD DE REGISTRAR, ENMASCARAR, ORDENAR, IDENTIFICAR, AGRUPAR Y CLASIFICAR FENOMENOS PARA FACILITAR SU REGISTRO Y TRANSMICION.

SISTEMA MULTIBYTE SE TRATA DE REPRESENTAR JUEGOS DE MAS DE 256 CARACTERES DE ALAMACENAMIENTO EXTERNOS O EN SISTEMAS DE TRANSMICION EN LO QUE ES IMPORTANTE LA ECONOMIA DE ESPACIO LA SOLUCION HA CONSTITUIDO EN USAR SISTEMAS DE CODIFICACION MULTIBYTE.

ELEMENTOS
BASICO
DEL SISTEMA DE
CODIFICACION
DE UNA COMPUTADORA

VERSIONES DE CODIFICACION

JIS (JAPANESE INDUSTRIAL ESTÁNDAR). ES UTILIZADO PRINCIPALMENTE EN COMUNICACIONES POR EJEMPLO, CORREO ELECTRONICO, POR QUE UTILIZA SOLO 7 BITS PARA CADA CARÁCTER. SHIFT-JIS INTRODUCIDO POR MICROSOFT Y UTILIZADO EN EL SISTEMA MS-DOS, ES EL SISTEMA QUE SOPORTA MENOS CARACTERES.EUC (EXTENDED UNIX CODE). ESTE SISTEMA ES UTILIZADO COMO METODO DE CODIFICACION INTERNA EN LA MAYORIA DE LA PLATAFORMA UNIX.UTF-8 (UNICODE TRANSFORMATION FORMAT) CADA CARÁCTER SE PRESENTA UNA SECUENCIA DE 1 A 4 BYTES, AUNQUE EN REALIDAD EL NUMERO DE BITS DESTINADOS A PRESENTAR EL CARÁCTER SE LIMITA A UN MAXIMO DE 21.

TIPOS

CODIFICACION

SIGNIFICATIVOS: COMO SU NOMBRE LO INDICAN SON AQUELLOS QUE IMPLICAN UN SIGNIFICADO QUE REFLEJAN UN MAYOR O MENOR GRADO LAS CARACTERISTICAS DEL DEL OBJETO, PARTIDO O INDIVIDIO LAS CUALES SE LE ASIGNA.

NO SIGNIFICATIVO: AVECES LLAMADOS SECUENCIALES O CONSECUTIVOS DE NINGUNA DESCRIBEN AL OBJETO AL QUE SE APLICAN SI NO QUE SON ETIQUETAS POR MEDIOS DE LAS CUALES SE DISTIGUEN DE OTROS NUMERICOS, ALFABETICOS, ALFANUMERICOS OTROS PROCESADOS MEDIANTE UN SISTEMA INFORMATIVO

BINARIO: (BASE 2) =0,1 HEXADECIMAL (BASE 16) = 0,1,2,3,4,5,6,7,8,9, A, B, C, D, E, F. OCTAL:(BASE 8) =0,1,2,3,4,5,6,7 DECIMAL (BASE10) = 0,1,2,3,4,5,6,7,8,9.

CPU

UNIDAD DE PROCESAMIENTO CENTRAL CPU ES LA ENCARGADA DE CONTROLAR LAS FUNCIONES DE LA GRAN MAYORIA DE LOS DISPOSITIVOS ELECTRONICOS. SE ENCARGA DE PROCESAR LA INFORMACION Y TAMBIEN DE ENVIARLA A CUALQUIER COMPONENTE QUE PUEDA EJECUTAR LA ACCION, SE TRATA DE UN CHIP EL CUAL CONTIENE POR DENTRO MILES DE ELEMENTOS CON LOS CUALES PUEDE REALIZAR EL TRABAJO QUE SE VAYA REQUERIR.

FUNCION BASICA DEL CPU

> FUNCIONES DE CPU

POSEE UNA MEMORIA CACHE, LA CUAL ES UN TIPO DE MEMORIA MUY RAPIDA CON LA QUE SE TIENEN DATOS REQUERIDOS POR LAS OPERACIONES QUE SE VAYAN A AFECTUAR SIN LA NECESIDAD QUE DEBA ENVIAR LA INFORMACION ALA MEMORIA RAM. UNA CPU PUEDE PROCESAR MUCHOS COMANDOS DE MANERA CONSECUTIVAS EN POCO SEGUNDOS. EL CPU SE DIVIDE EN MEMORIA, MONITOR DEL SISTEMA Y CIRCUITOS AUXILIARES