



Nombre de alumno:

Teresa Méndez Pérez

Nombre del profesor:

Juan José Ojeda Trujillo

Nombre del trabajo:

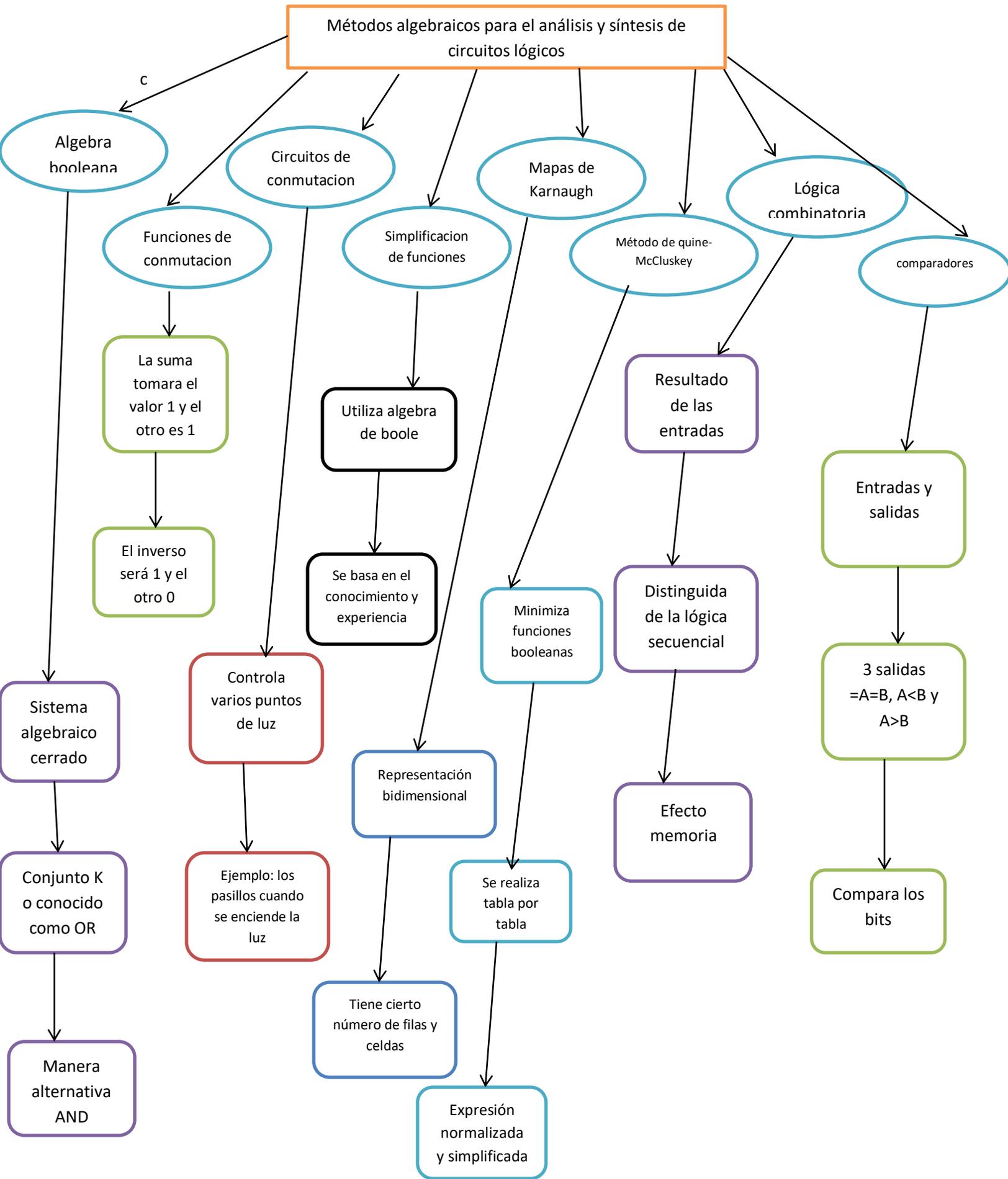
Mapa conceptual

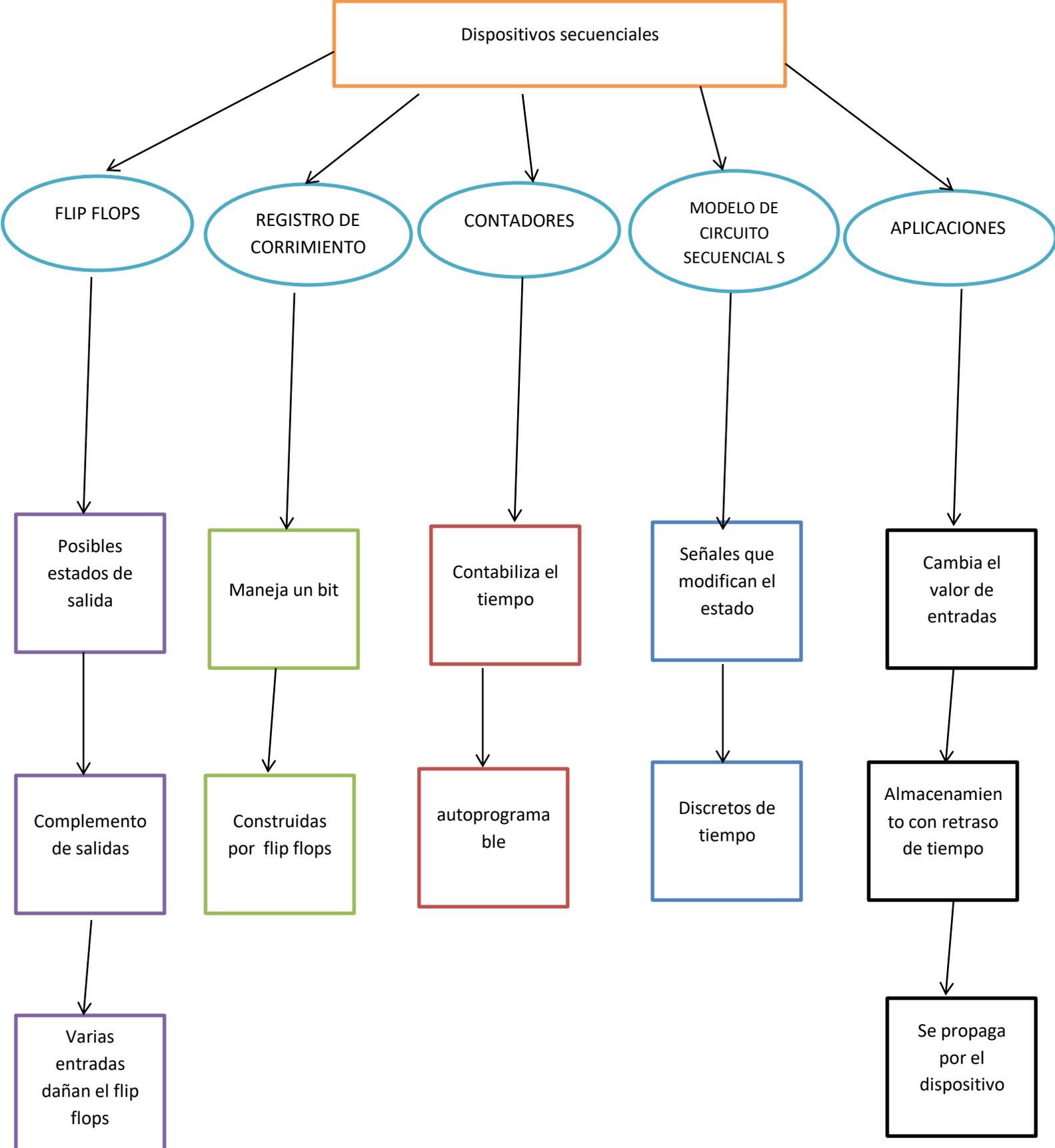
Materia:

Electrónica II

Grado: 5 cuatrimestre

Comitán de Domínguez Chiapas a 13 de junio de 2021.





Dispositivos secuenciales

FLIP FLOPS

REGISTRO DE CORRIMIENTO

CONTADORES

MODELO DE CIRCUITO SECUENCIAL S

APLICACIONES

Posibles estados de salida

Maneja un bit

Contabiliza el tiempo

Señales que modifican el estado

Cambia el valor de entradas

Complemento de salidas

Construidas por flip flops

autoprogramable

Discretos de tiempo

Almacenamiento con retraso de tiempo

Varias entradas dañan el flip flops

Se propaga por el dispositivo