



Nombre de alumno:

Teresa Méndez Pérez

Nombre del profesor:

Juan José Ojeda Trujillo

Nombre del trabajo:

Cuadro sinóptico y mapa mental

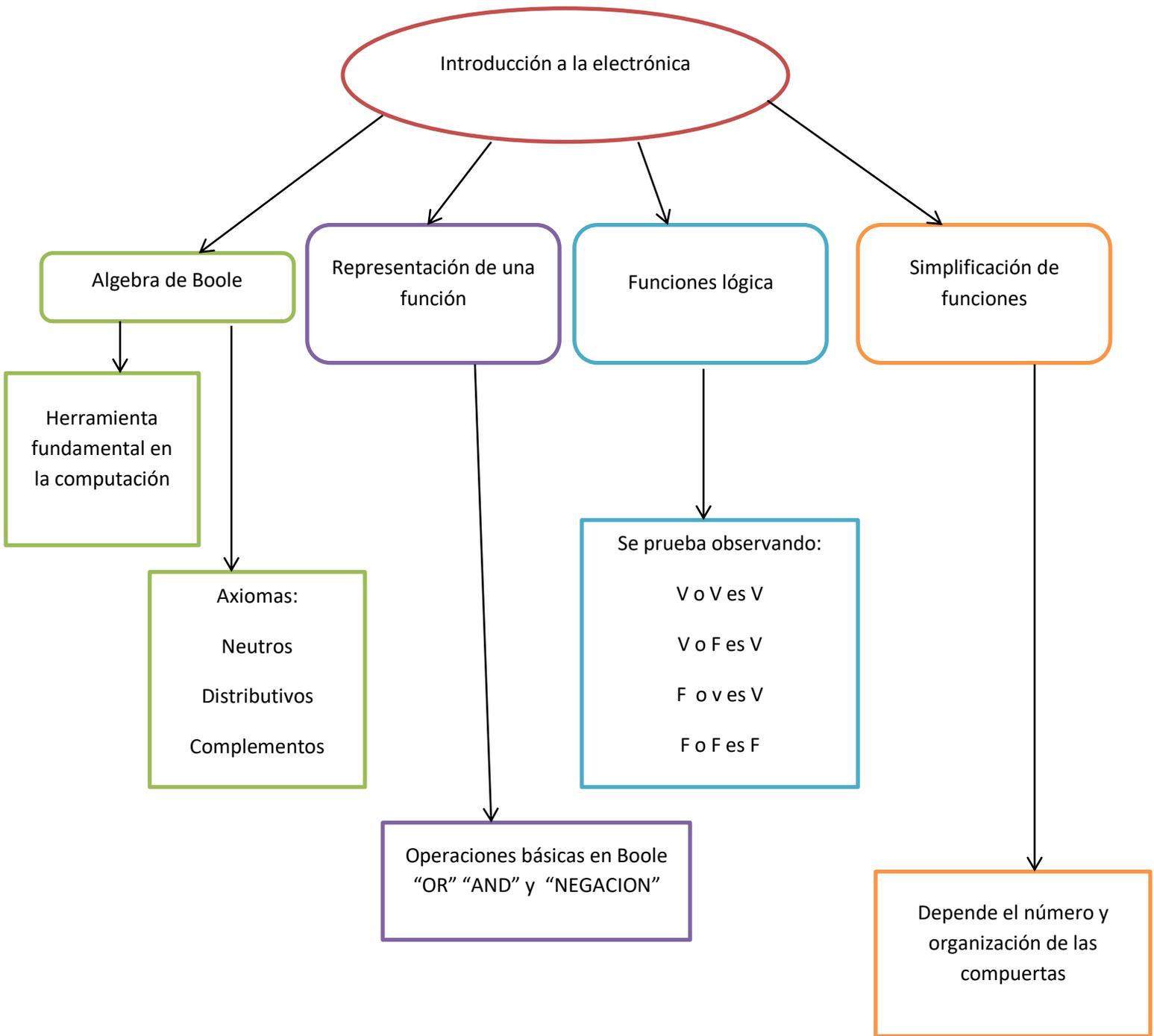
PASIÓN POR EDUCAR

Materia:

Electrónica

Grado: 5 cuatrimestre

Comitán de Domínguez Chiapas a 14 de febrero de 2020.



Circuitos y subsistemas combinacionales

Multiplexores y demultiplexores

- multiplexor circuito combinacional
- permite seleccionar que datos pasan
- demultiplexor tiene varias entradas y salidas

Codificadores

- cambio de datos de una forma a otra
- tomar datos y enrutarlos a uno o varios destinos
- decodificación de datos para despliegue visuales

Sumadores

- célula de todos los circuitos aritméticos
- es posible realizar sumas, restas, multiplicaciones y divisiones

Generadores

- se pueden producir errores
- se manifiestan a través de cambios indeseables
- el objetivo es conseguir que todos los paquetes transmitan

Comparadores

- realiza la comparación de dos palabras A y B de N de bits tomada
- se puede realizar por medio de una puerta XOR o una XNOR

Unidad aritmética

- ALU permite realizar operaciones lógicas
- cuenta con una serie de registros para almacenar datos
- la ALU no toma decisiones