

Nombre del alumno: Audelí Joaquín Velázquez

Nombre del profesor: Cesar Alfredo Escobar

Nombre del trabajo: Mapa conceptual

Materia: PASIÓN POR EDUCAR

Electrónica 1

Licenciatura:

Ingeniería en sistemas computacionales

Grado: Quinto cuatrimestre

Grupo: "A"

CIRCUITOS Y SUBSISTEMAS
COMBINACIONALES

Estudiaremos

MULTIPLEXORES Y
DEMÚLTIPLEXORES

Es

Un circuito convencional donde entran varios canales de datos solo el que se elige a parecen en la salida e inversamente el multiplexores

Características

Varias entradas una salida

CODIFICADORES

Contiene

Información en alguna forma binaria

Algunas combinaciones

Cambio de datos de una forma a otra, tomar datos enrutarlos a uno o varios, decodificación para despliegues visuales

SUMADORES

Es

La célula fundamental de datos los circuitos aritméticos

realiza:

Operaciones aritméticas

RESTADORES

Es

Es la sustracción binaria u otra operación aritmética

Se basa en

La tabla fundamental

GENERADORES /COMPROBADORES DE PARIDAD

Se refiere

Paquetes que puedan tener errores

por eso:

Se usa un bit de polaridad, se usa para diseñar un sistema que genere bit

COMPARADORES

Se usa en:

Circuito digital comparador

Utilizan

Palabras A y B

Se puede realizar una puerta XOR o XDNR

UNIDAD ARITMETICO LOGICO.

Realiza:

Operaciones lógico matemático

Cuenta con:

Serie de registros para almacenar datos