

Nombre del alumno: Audelí Joaquín Velázquez

Nombre del profesor: Ulia Nova Sánchez Roblero

Nombre del trabajo: Mapa conceptual

Materia:

Dispositivos electrónicos

Licenciatura:

Ingeniería en sistemas computacionales

Grado: cuarto cuatrimestre

Grupo: "A"

MEMORIAS SEMICONDUCTORAS

TIPOS

ACCESO SECUENCIAL

ESTO ES

MEMORIAS A LAS QUE NO SE PUEDE ACCEDER DIRECTAMENTE A LA CÉLULA DESEADA, SINO QUE PARA LLEGAR A ELLA HA DE PASARSE OBLIGATORIAMENTE POR TODAS LAS QUE PRECEDEN.

SE CLASIFICAN:

MEMORIAS FIFO (FIRST IN - FIRST OUT)

MEMORIAS LIFO (LAST IN - FIRST OUT)

MEMORIAS CCD (CHARGE-COUPLED DEVICE, DISPOSITIVO DE CARGA ACOPLADA)

MEMORIAS (RAM)

SE CLASIFICAN EN

ROM BASADAS EN DIODOS O TRANSISTORES BJTS.

ROM BASADAS EN TRANSISTORES MOS.

PROGRAMACIÓN DE LAS MEMORIAS ROM.

MEMORIAS (ROM)

SE CLASIFICAN EN

Arquitectura básica

RAM estática. Celda básica.
Accesos de lectura y escritura.
RAM dinámica. Celda básica.
Refresco. Accesos de lectura y escritura.