

## **UNIVERSIDAD DEL SURESTE**

## Materia:

Microcomputadoras

## Alumno(a):

Jirem Madali Jiménez Trejo

7° cuatrimestre

**Docente:** 

Ing. Eduardo Genner Escalante Cruz

La CPU, o unidad central de procesamiento, es la parte encargada de procesar todas las instrucciones y datos constituye el elemento más importante del computador. (U.C), ejecuta las instrucciones de la maquina almacenadas en la M.P para ello: La Unidad aritmético-lógica (ALU, por sus siglas en inglés): llamada así por las operaciones (aritméticas Captura las instrucciones de la MP y las decodifica. o lógicas) que el procesador admite. Es, por tanto, Según el tipo de instrucción, genera las señales de control a todas las unidades del el motor de cálculo, que recibe un código y escoge computador para poder realizar su ejecución. la operación requerida para decodificarlo. Tiene un registro, denominado contador de programa, que en cada instante contiene la dirección de la próxima instrucción a ejecutar. Bus de datos: La cantidad de líneas (anchura) del bus de Bus de control: Es una mezcolanza Bus de direcciones: datos es importante para el rendimiento en general, ya que de señales, cada una de las cuales mayoría de las computadoras la mayoría de las operaciones necesarias para mover datos tiene una tarea específica en el pequeñas cuenta con 16 o 20 tiene lugar entre registro de la CPU y la memoria externa ordenado control del sistema. líneas de dirección. RAM, o la ROM. Memoria cache: es una memoria de alta PROCESADOR: Es el RAM: Es una memoria volátil de lecturaescrita. Cuando se escribe un dato en circuito integrado velocidad y relativamente pequeña que una dirección que tenía otro dato, se central y más complejo almacena los datos o instrucciones más sobrescribe el dato nuevo eliminando el de una computadora u recientemente utilizados de la memoria anterior. ordenador principal, más grande pero más lenta. Puerta AND: F=(A)\*(B) Compuertas lógicas: Una puerta lógica, o Puerta (NAND): F = A B DISCO DURO: Es un compuerta lógica, es un dispositivo electrónico con Puerta OR: F=A+B dispositivo de Puerta SI o buffer: F=A una función booleana u otras funciones como Puerta NO (NOT): F=A almacenamiento de datos sumar o restar, incluyen o excluyen según sus OR-exclusiva (XOR): F: A + B que emplea un sistema de propiedades lógicas F: AB + AB grabación magnética para NOR-exclusiva (XNOR): A · B + A · B almacenar y recuperar archivos digitales.