

**UNIVERSIDAD DEL
SURESTE
CAMPUS S.C.L.C.C.
CHIAPAS**

Actividad

Codificación

Compuerta Lógica NOT

Diseño Lógico

Ing. Sistemas computacionales.

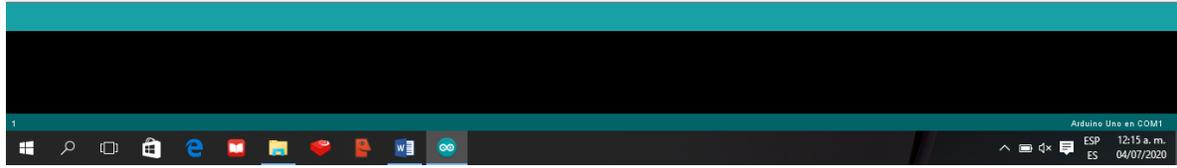
Ian Jair Gómez Méndez.

Ing. Emmanuel Fabio Santiago Aguilar

6^o cuatrimestre.

San Cristóbal de las casas, Chiapas; a 04 de julio de 2020.

```
Ejemplo_Funcion_NOT_Con_Arduino  
//declara las entradas y salidas a manejar en el circuito  
//entradas  
const int pe1=7;  
  
//Salida  
const int led=0;  
  
//Declarar las variables para recibir los valores de las entradas y salida  
int vel=0;  
  
void setup() {  
  // Definir los pines de los componentes como entradas o salidas  
  pinMode(pe1, INPUT);  
  pinMode(led, OUTPUT);  
}  
  
void loop() {
```



```
void loop() {  
  // Leer y almacenar los valores como entradas del dip switch  
  vel = digitalRead(pe1);  
  
  //definir la funcion NOT  
  if (not vel){  
    digitalWrite (led, HIGH);  
  }else{  
    digitalWrite (led, LOW);  
  }  
}
```

