

Licenciatura: **DISEÑO GRAFICO**
 Modalidad: EJECUTIVA

Materia: **DISEÑO DIGITAL II**
 Cuatrimestre: 3°

Clave: **PE-LDG305**
 Horas: 2

OBJETIVO:

Analizar y diseñar circuitos secuenciales asíncronos, conocer y desarrollar operaciones básicas de un procesador y estructurar sistemas digitales basados en lenguaje VHDL.

S	CLASE I	CLASE 2
1	ENCUADRE	UNIDAD I DISEÑO DE CONTROLADORES 1.1.- Ejemplos de integración JDP y JDS
2	1.2.- Diseño de interfaces 1.3.- Memorias	1.4.- Controladores de teclado y displays 1.5.- Interfaces con convertidores
3	UNIDAD II DISEÑO JERARQUICO 2.1.- Introducción	2.2.- Ejemplos de integración JDP y JDS
4	UNIDAD III DISEÑO SINCRONO 4.1.- Régimen transitorio en sistemas digitales	4.2.- Reglas de diseño síncrono 4.3.- Metodología de diseño de sistemas complejos
5	4.4.- Diseño dirigido 4.5.- Diseño de un sistema complejo	UNIDAD IV TECNOLOGIA 4.1.- Familias de FPGAs 4.2.- Selección de dispositivos
6	4.3.- VHDL 4.4.- Modelado avanzado con VHDL	RETROALIMENTACION DE CONTENIDO
7	EXAMEN FINAL	

ACTIVIDAD ES EN EL AULA PERMITIDAS :	<p>1.-Conducción Docente, manejo de Esquemas, Conceptos Básicos y Referentes Teóricos (Pizarron)</p> <p>2.-Estructuración de Reportes de Lectura y Fichas de Trabajo; uso de Medios Audiovisuales. (Pantalla).</p> <p>3.-Realizar Lecturas de Referencias Bibliográficas Sugeridas y Adicionales para generar Lluvia de Ideas.</p> <p>4.-Propiciar Actividades de Interes dentro del Proceso de Enseñanza - Aprendizaje para generar Investigaciones.</p> <p>5.-Vinculación de la Materia con Casos Prácticos y Reales que se puedan sustentar teóricamente.</p>
---	--

ACTIVIDAD ES NO PERMITIDAS :	<p>1. Exámenes Orales.</p> <p>2. Exposiciones como Evaluacion.</p> <p>3. Exposiciones</p>
-------------------------------------	---

CRITERIOS, PROCEDIMIENTOS DE EVALUACION Y ACREDITACION.	
Trabajos Escritos	10%
Actividades aulicas	20%
Trabajos en plataforma educativa	20%
Examen	50%
Total	100%
Escala de calificación	7- 10
Minima aprobatoria	7